**ERA-Praktikum, Projekt 2 – VHDL – Protokoll**

*Drittes Treffen – 11.05.2018*

Ziele:

* Weiterführung der Spezifikation => Welcher Fortschritt wurde in der Zwischenzeit erzielt?
* Genaue Definition des zweiten Ansatzes (Schieberegister)
* Klärung eventueller Fragen in der Gruppe

Ablauf:

* Fertigstellung der Spezifikation, vor allem hinzufügen von Ist-Soll-Analyse und Erfolgskriterien
* Erarbeitung kleinerer Fragen
* Ideensammlung für Umsetzung
* Organisation, um rechtzeitige Fertigstellung zu gewährleisten

Ergebnisse:

* Nahezu vollständige Spezifikation
* Tieferes Verständnis der Aufgabe
* 12.05.2018 / 13.05.2018 weiterarbeiten und absprechen